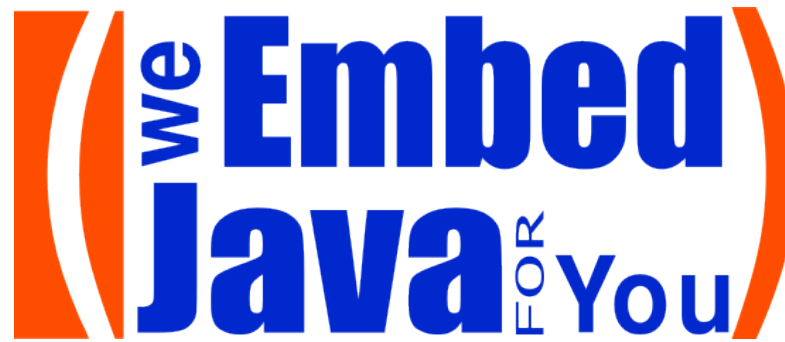


Java embarqué



fred.rivard@is2t.com

www.is2t.com

● Milestones

- 2002-2004:
Company incubation
2004: IST is born
- 2004-2006:
Technology development
(more than 30m.y)
- 2007-2008:
MicroJvm on Blackfin, AVR,
AVR32, ARM7, MIPS, ...

● Shareholders

- ACE Management (1.250k€)
- Private investors

● Management

- Fred Rivard, PhD
CEO & CTO
- Régis Latawiec
Sales Director
- François You
Financial Director

● Teams

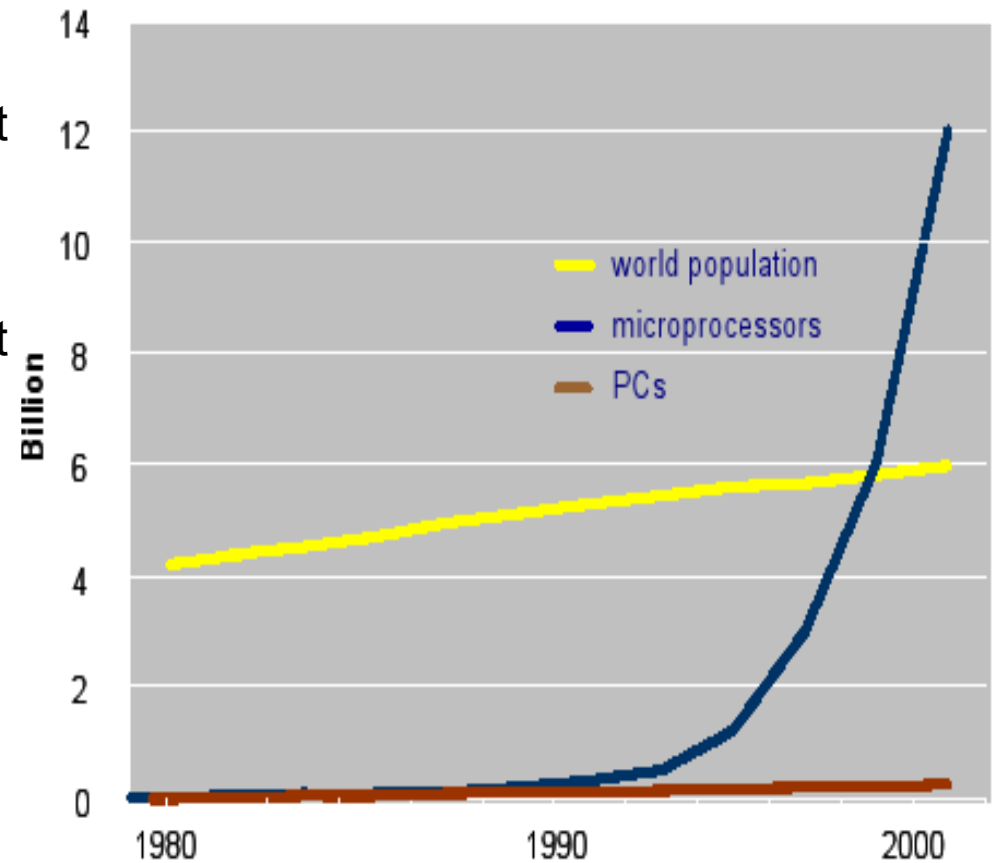
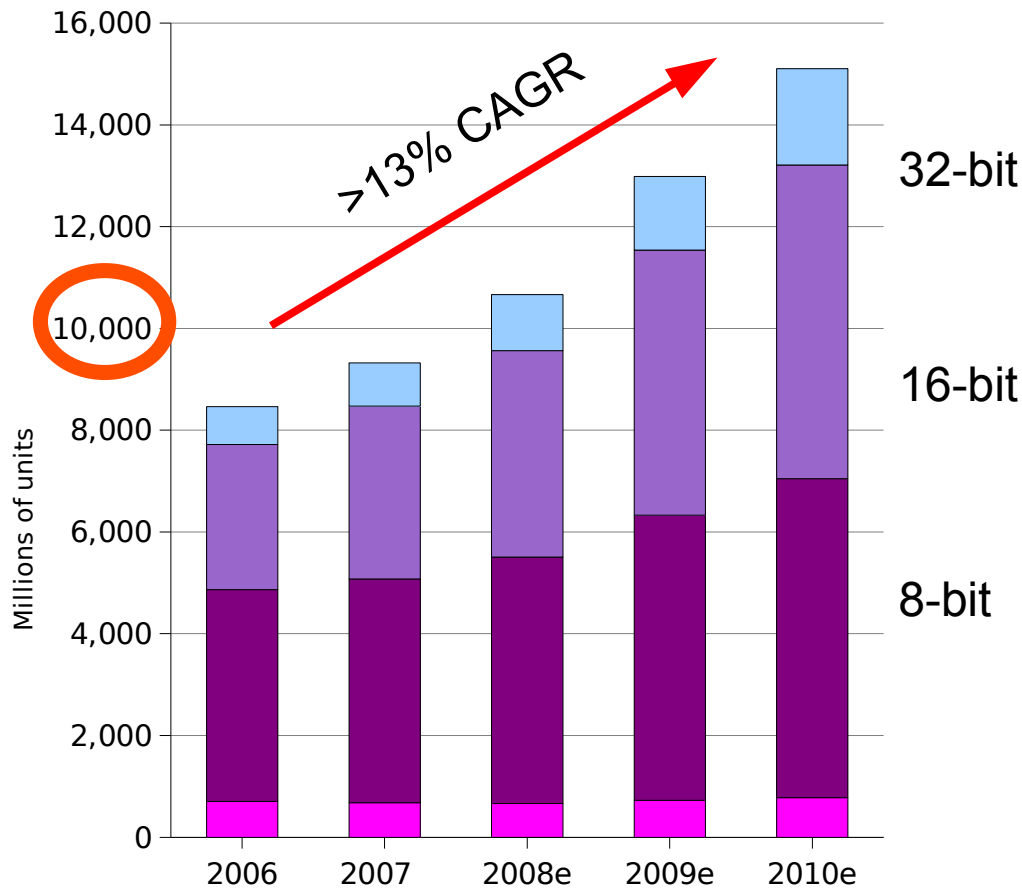
- France:
Headquarters / R&D center
- UK & Germany:
Sales offices & Training center
- Total headcount:
~15 people (increasing)

- | | | | |
|-------------------|---|-----------------------|---|
| • Medical | ← | • Building automation | ← |
| • Security | ← | • Industrial control | ← |
| • Telecoms | ← | • Automotive | ← |
| • Handsets | | • Transportation | |
| • Multimedia | | • Defense | ← |
| • Home appliances | ← | • Avionics | ← |

← Market addressed today

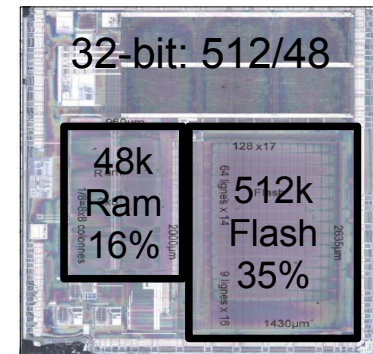


- **Marché des mcu en croissance avec les 32-bit pour locomotives**



- **Mémoire = forte composante de la variable prix**

- ratio flash/ram : de 8 à 2 (moyenne à 4)
- effet volume (produit moyenne série : 75.000 units/an)



- **Quasi stagnation des quantités de mémoire disponibles**

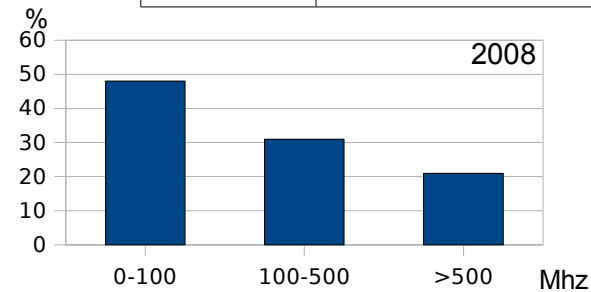
- 128k <= [~70% des 32-bit] <= 512k

flash	2007		2010	
	<128k	>=128k	<128k	>=128k
8-bit	97 %	3 %	91 %	9 %
16-bit	78 %	22 %	76 %	24 %
32-bit	22 %	78 %	20 %	80 %
Total	66 %	34 %	62 %	38 %

semico 2007

- **Fréquence élevée = consommation**

- 49% sous les 100Mhz (projets actuels)



- **Acteurs Fondeurs**

TechInsights 2008	Freescale(3)	ARM*	TI	Intel	Microchip	Atmel	NXP	ADI	STM	Renesas(1)	Infineon	NEC(2)
Les préférés	36	35	29	26	24	20	12					
Les bien connus	51	46	43	48	44	36	23	29	23	22	15	15
Ex. de références	MC68/MPC	arm7-9/cortex	TMS	80960 / 80386	PIC32	AVR32	LPC	ADUC	STR7 / STM32	SH4-7	TC/XC	V850

Chiffres sans unité. Plus c'est grand, mieux c'est.

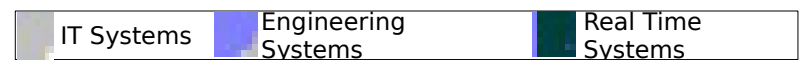
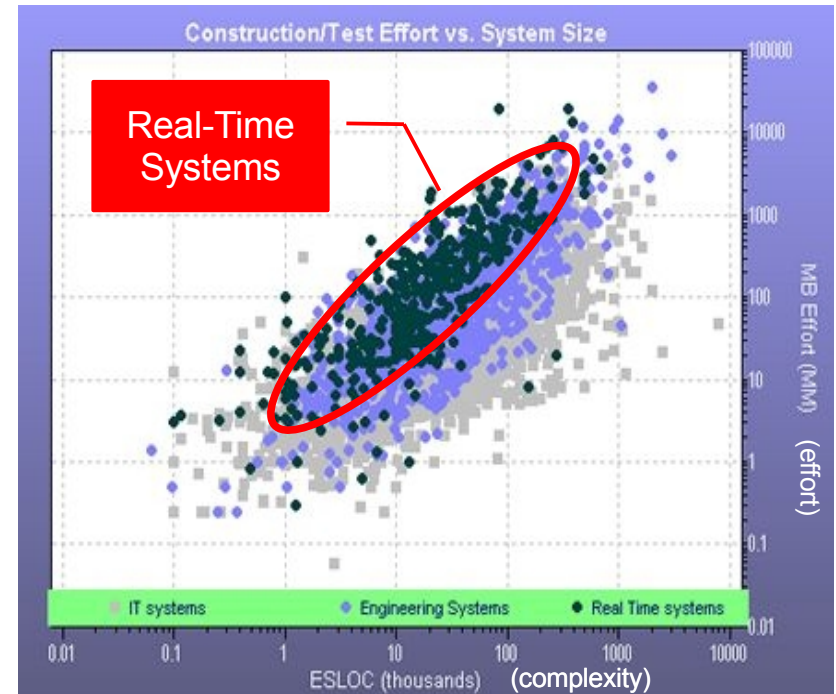
2008	Produits en cours de développement	
32-bit	59%	} 80%
16-bit	20%	
8-bit	14%	

2008	Part de marché \$	Prix de vente \$
32-bit	50%	5.00\$
16-bit	25%	1.40\$
8-bit	25%	1.00\$

2008	croissance	
	units #	marché \$
32-bit	+22.00%	+16.00%
16-bit	+11.00%	+2.00%
8-bit	+8.00%	-5.00%

Les systèmes industriels et temps réels sont très difficiles (chers) à construire/valider

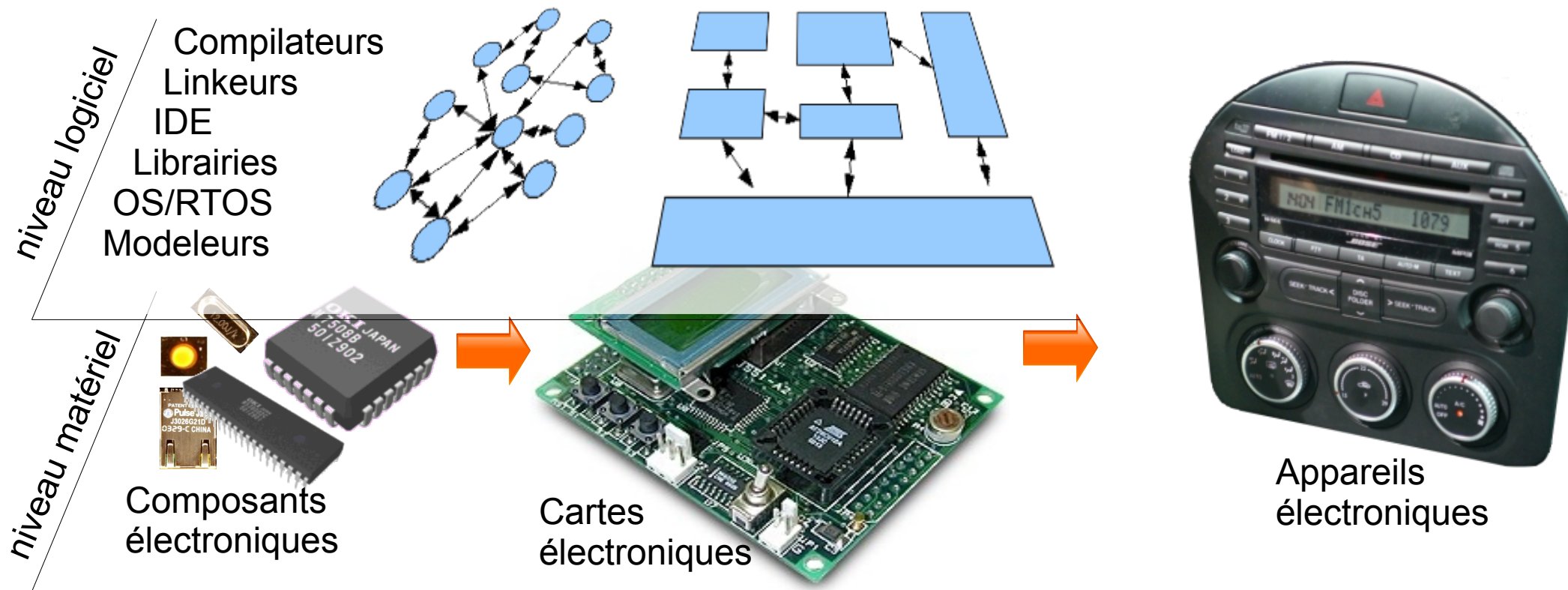
Construction / Test Effort versus System Size & Type



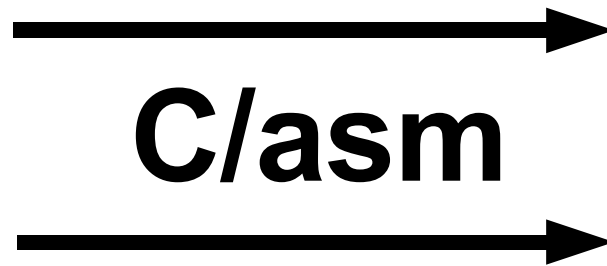
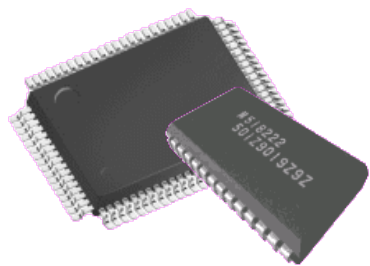
Source: QSM

64-bit : 7%

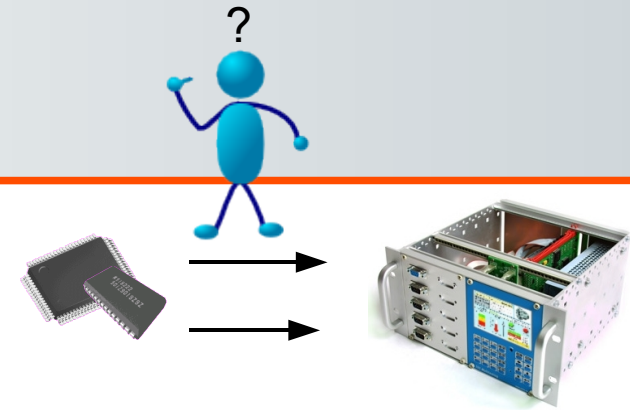
- Un appareil électronique = matériel + logiciel



	2007	2008	tendance
C	61.0%	58.5%	-4%
C++	23.0%	27.0%	+17%
asm	6.0%	4.5%	-25%
Java	1.5%	2.6%	+75%
basic	1.0%	1.0%	0%
Matlab, UML	2.5%	1.5%	-40%



- Technologies logicielles des années 80, principalement C & asm
- Aucune alternative pour la majorité des produits (85%)
- Matériels et logiciels sont fortement liés



- **Place : la ressource mémoire**

- RAM : 64 Ko (30.000 fois moins qu'un PC !)
- Flash / EEPROM / ... : 256 Ko
- Ecrans B&W (128x128 = 2Ko) versus Couleur VGA (640x480 = 1200Ko)

- **Vitesse : la ressource cpu**

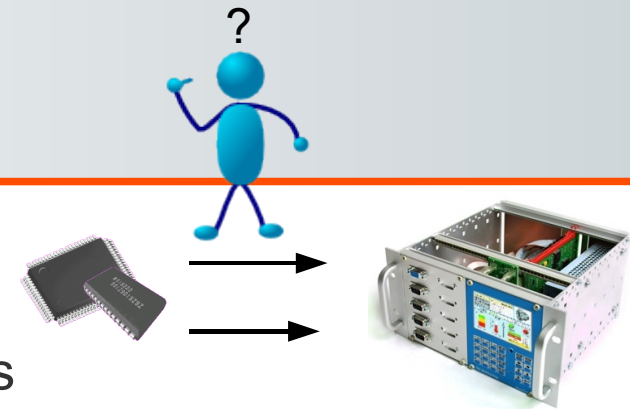
- 8MHz – 180MHz / Exécution « sur place »
- Les bus mémoire

- **Consommation : la ressource électrique**

- Appareils sur batteries

- **Coût unitaire**

- Time-to-Market (marges)
- Effet volume



● Briques matérielles

- Des centaines de milliers de références différentes
- Des périphériques internes (mcu), multiplexés, externes (sur cartes), ...

● Briques logicielles

- OS/RTOS (des centaines)
- Outils de développements IDE, compilateurs C (linkeurs pas compatibles), choix des options de compilations (des dizaines), bibliothèques “mal” écrites, ...
- Drivers “gratuits” , BSP, framework middleware, etc ...
- Peu de support sémantique dans le langage C (parfois vu comme un macro-assembleur) par d'autres “super outils” ou langages (automates).

● Maintenance et évolution

- Durée de vie des systèmes (en apposition avec le matériel)
- Modification et évolution de systèmes complexes écrits “sans aide”

- **Sûreté de fonctionnement**

- Vie humaine en jeux (responsabilité)
- Gros volumes d'appareils (risques financiers)

- **Certification & logistique**

- DO178B, SIL, CMMi, Preuves formelles, ...

- **Composants logiciels**

- OSGi, Fractal, ...

Investissements, VAN, TRI

2/3 SW (TechInsight 2008)

Eric PILAUD, Membre du directoire de Schneider Electric

« *Assises du Logiciel Embarqué, Paris, mai 2007* »

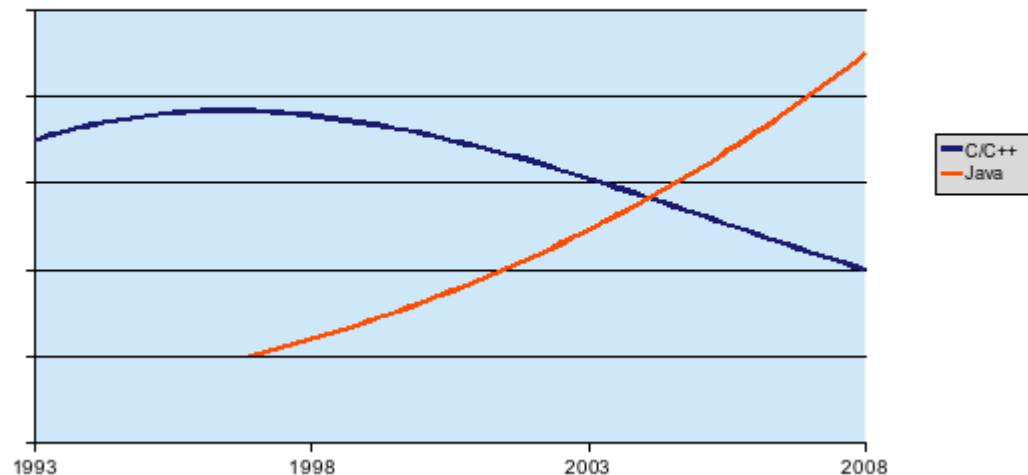
Schneider Electric est de plus en plus challengé sur son coeur de métier. Il faut 18 mois à un concurrent pour commercialiser un produit équivalent. **Schneider Electric cherche donc à mettre de plus en plus de logiciels dans ses produits car c'est une arme pour de l'innovation intermédiaire.** Capacité à ajouter sur site de nouvelles fonctionnalités dans nos équipements, pour préserver notre avance par rapport à la concurrence.

Language	Software complexity		Ratio to Java	Cost Reduction	
	Low	High			
Java	14	97	1		
C++	29	178	1.9	C++ → Java	46%
C	9	704	6.4	C → Java	84%

Source: QSM Function Point Programming Table

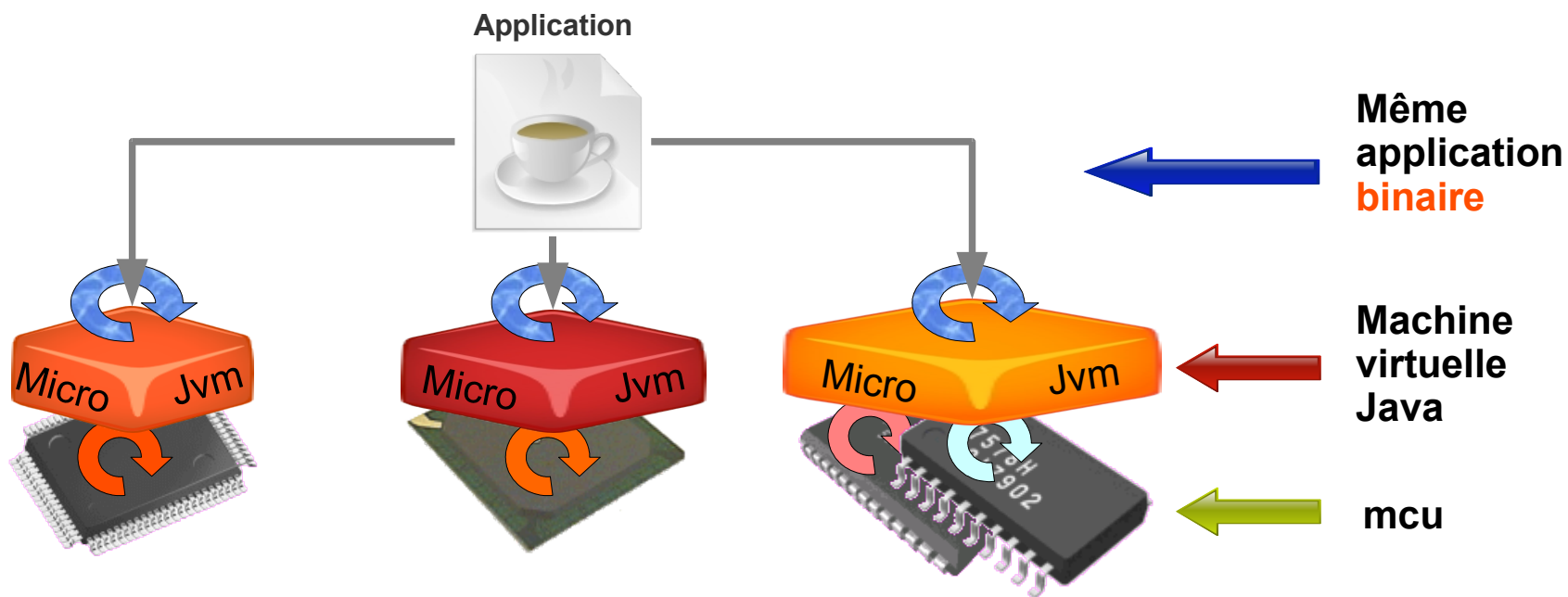
- **Productivité C / Java : x4 à x10 dans le monde de l'embarqué**
- **Programmeurs Java dans le monde > 3.5 millions**
- **Plus de 4.000.000.000 JVMs**

Programming Language Trends
(IEEE software 2005)



- Une machine virtuelle Java :

- un processeur 32-bit (~200 instructions ; sans registre ; machine à pile)
- un gestionnaire automatique de mémoire
- un OS/RTOS (système d'exploitation)



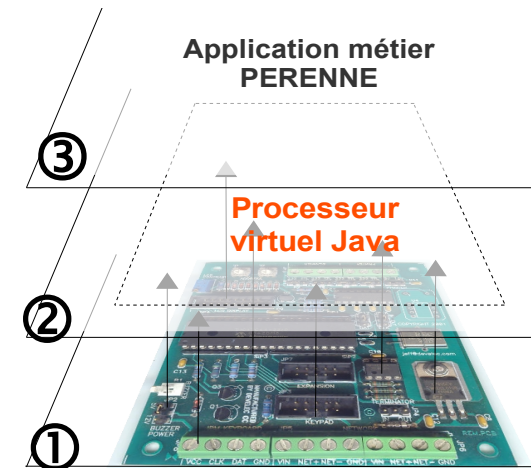
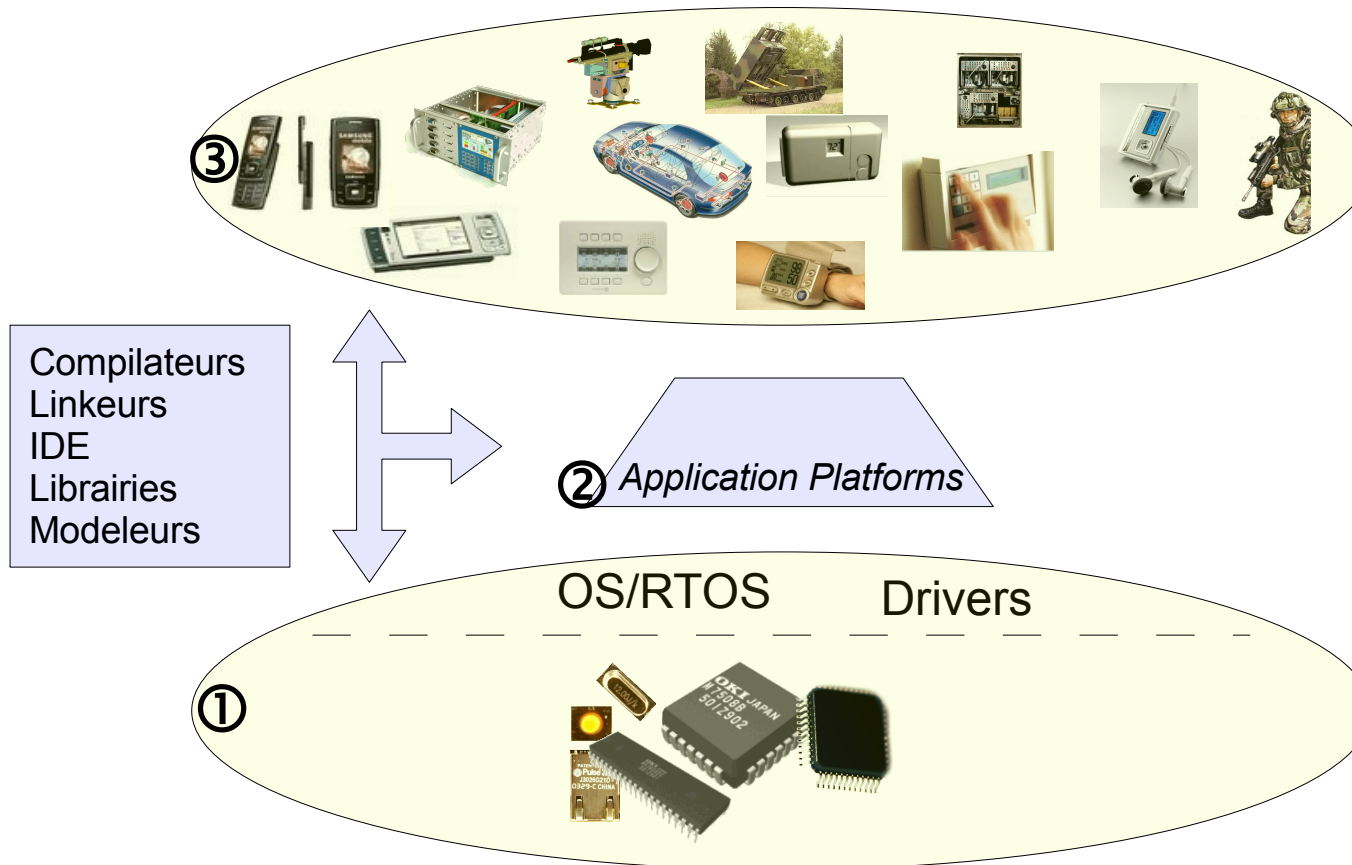
Exécution d'instructions indéfiniment

« For [...] embedded devices, the main consideration is [...] no longer which OS to employ [...] but instead, which application platform to use [...] »


F.A.S.T, European Commission, Nov. 2005

● Besoin de application platforms

- Partition HW et SW
- Parallèle avec le monde PC, mais avec une grande variabilité des applications et des matériels, avec des cycles de vie séparés



- **J2ME CLDC**

données issues du
site web de SUN 

ACCESS Co., Ltd.
Alcatel Business Systems
Aplix Corporation
ARM Ltd.
Aromasoft Corporation
Beijing ZRRT Communications Technology Co., Ltd.
Danger, Inc. (US)
Ericsson Mobile Platforms AB
esmertec AG
iaSolution
IBM
III
LG Electronics
LG Telecom, Ltd.

Matsushita Electric Industrial Co., Ltd.
Motorola
Nokia
Research In Motion Ltd.
Sagem
Samsung Electronics Co., Ltd.
SavaJe Technologies
Sharp Electronics
Siemens AG
Sony Ericsson Mobile Communications
AB
Symbian
Tao Group
Toshiba
Veloxsoft, Inc.

- **J2ME MIDP**

Expert Group

Access Co., Ltd
Anjos, Luiz Carlos Bentes dos
AromaSoft Corporation
Celltick Technologies Ltd
Cisco Systems
Digital Chocolate
Flach, Alcides Luo
Golding, Paul
Hybrid Graphics Ltd.
Infospace, Inc.
Katin, Neil
Luz, Marlon Faria da
Mr. Goodliving LTD
NTT DoCoMo, Inc.
Ostrowalker, Joshua
ProSyst Software GmbH
SavaJe Technologies
Sharp Corporation
Sony Ericsson Mobile Communications AB
Sun Microsystems, Inc.
Telecom Italia
Tira Wireless
Wandarti, Daniel
XCE Co., Ltd.

Alticast Corp.
Aplix Corporation
Beijing ZRRT Communications Technology Co. Ltd.
Chee, Wei-Meng
Communology GmbH
Ericsson AB
Freire de Albuquerque Junior, Herval
Google Inc.
IBM
Intel Corp.
Lahoda, Pavel
Monotype Imaging Inc
Musiwave
Orange France SA
OZ Communication Inc
Research In Motion, LTD (RIM)
SBC
Siemens AG
Sorrent Inc.
Symbian Ltd
TELUS Mobility
Veloxsoft, Inc.
Wideray
Zuschlag, Jesper

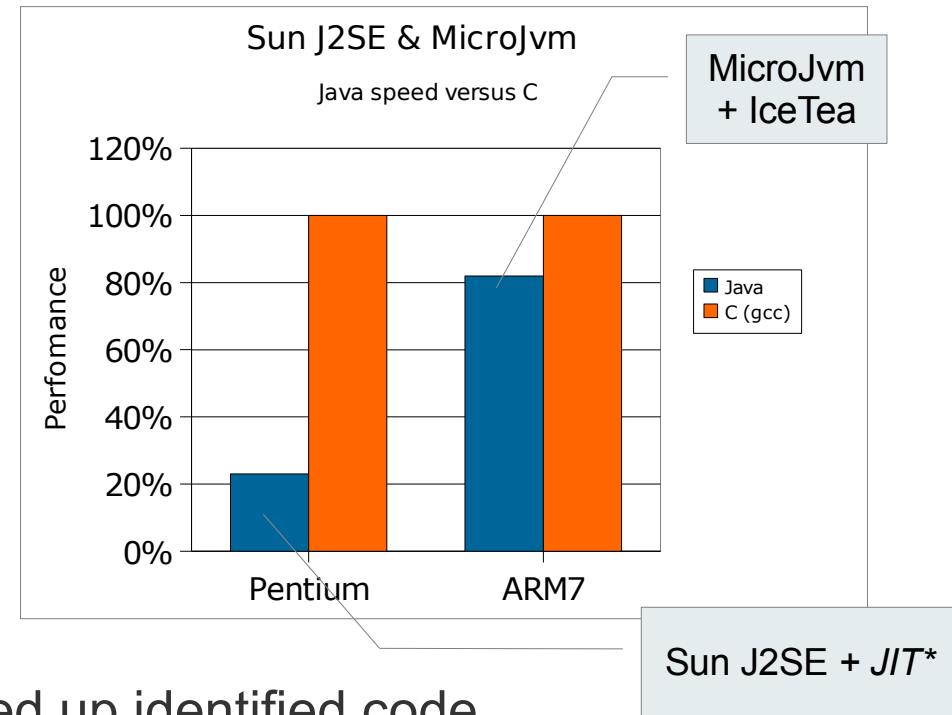
Andreani, Stefano
ARM Limited
Cellon France SAS
China Mobile Communications Co. Ltd
Danger, Inc.
Esmertec AG
Gemalto
Hutchison 3G UK Limited
In-Fusio SA
JAMDAT Mobile Inc
LG Electronics Inc.
Motorola
Nokia Corporation
Ortiz, C. Enrique
Philips Electronics UK Ltd
Samsung Electronics Corporation
Seven Networks, Inc
SK Telecom Co., Ltd.
Sprint
T-Mobile Austria GmbH
Tessarotto, Marco
Vodafone Group Services Limited
Wisegram, Inc

- **De 40ko à plusieurs Moctects**
 - La place mémoire n'est plus un facteur limitant. Java est disponible sur 8-bit, 16-bit, 32-bits et 64-bits multi-coeurs.
 - Tailles des binaires Java plus petites qu'en C (ratio 25% avec code Thumb de ARM7)
- **Java est aussi rapide que du C bien écrit**
 - Sémantique beaucoup plus riche (tableaux bornés, receveur à null, initialisation des objets / tableaux, variables globales initialisée (classes init), polymorphisme, etc ...)
 - Technique d'accélération multiples (JIT, AOT, type Jazelle, IceTea©, FPGA, FNI/JNI, ...)
- **Certaines JVMs jouent le rôle de l'OS/RTOS**
 - Les temps de démarrage se chiffrent en 50ms à 67Mhz...
- **Une application Java peut être HRT**
 - Plusieurs sociétés visent à terme la certification avionique DO178B-levelA
 - Groupe de travail au niveau mondial

- **Adaptation des JVMs au matériel sous jacents**
 - Faire appel au vaste éco-système : multiples acteurs (gros, moyens, petits)
 - BootLoader intégré, DMA, MPU, HSB, SPI/USB, DAC, ...
 - Tailles des objets (header, monitor, length, hashcode, ...)
- **Linkage sur desktop**
 - Incohérence du télé-chargement dynamique avec business model.
 - Transformations et optimisations du code binaire
- **Type d'objets**
 - Immortels, en flash, etc ...
- **Connexion avec le C**
 - FNI™ / JNI
 - C (drivers, bas niveaux), Java (niveau applicatif, haut niveau)

- Relative performance on real applications compared to C (STR7 ARM7 series)

- Consider C as the maximum speed on a given platform (Pentium / ARM7)
- Sun J2SE + JIT* compilation is 75% slower than C
- MicroJvm® + IceTea© is just 20% slower than C



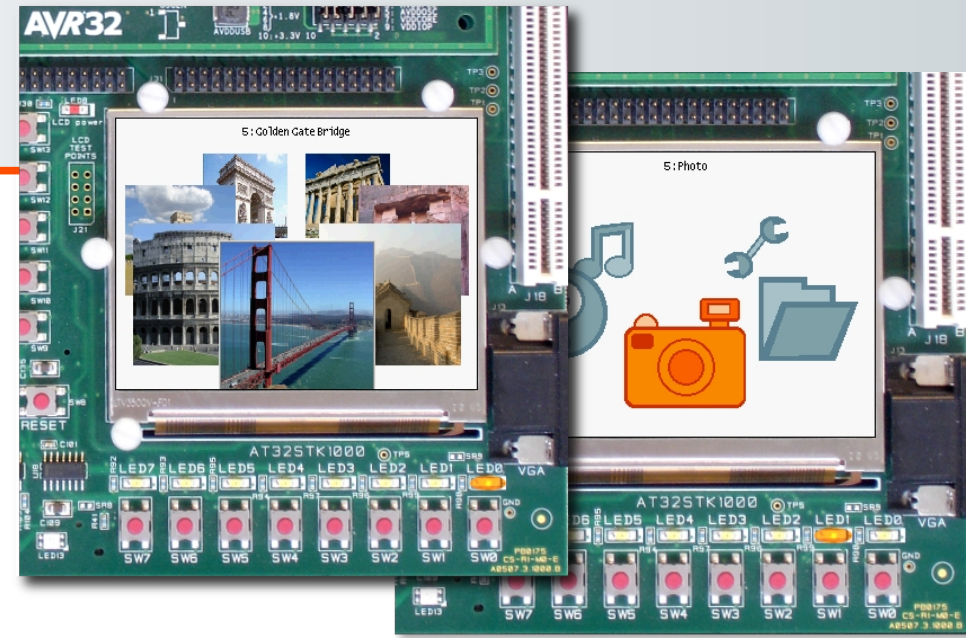
- Time critical code optimization

- Use acceleration techniques to speed up identified code
- Reach C speed while keeping Java benefits
- Highly optimized libraries

* JIT = Just In Time compilation, i.e. acceleration

STR710 16Mhz	Numbers Elements	Number Iterations	Number KBytes	Time in ms	Ratio x / Java	Ratio x / C
Java	256	100000	50000	10707	1.00	0.61
C IAR	256	100000	50000	17521	1.64	1.00
Java	1000	1000	1953	283	1.00	0.37
C IAR	1000	1000	1953	755	2.67	1.00
C : memcpy		Java : arraycopy				

- **Design example**
 - Pixmap & vector icon 3D menu
 - Java only (no native specific)
- **Memory footprints**
 - Code size: **143 KBytes**
(89 KB + 54 KB)
 - Ram size: **36 KBytes**
 - Includes vector drawings
- **Manpower**
 - 2 days for MicroUI™ training
 - 3 days for implementation



Code Size		Data	
MicroJvm® (J2ME+CLDC) + RTOS	42KB	Native Heap + Stack	23KB
MicroUI	23KB	Thread Stacks	10KB
Drivers	24KB	Java Heap	3KB
<i>Total Native</i>		<i>Total Ram</i>	
89KB		36KB	
Java Libs (CLDC+MicroUI™)	29KB	Fonts	19KB
Application HMI	25KB	Images	185KB
<i>Total Java</i>		<i>Total Constants</i>	
54KB		204KB	

- VM + Libraries (Atmel AVR32 AP7 series)

VM & Natives	Size (max)
MicroJvm + CLDC	42KB
Drivers (LCD, ...)	10KB
MIDP 2.0	65KB
TCP/IP	23KB

Java Libraries	Size (max)
CLDC	47KB
MIDP 2.0	107KB

- MicroJvm®

- ~ 160KB for a full featured MIDP VM
 - graphic Q-VGA LCD
 - TCP/IP over Ethernet

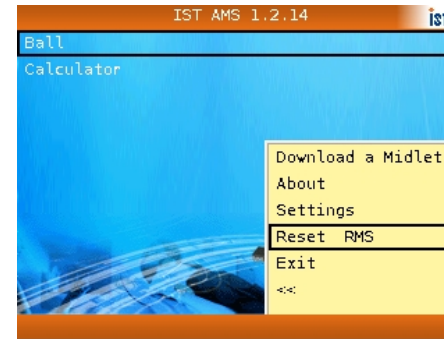
- MIDP Graphics & Internet access

- ~ 320KB to run a complex cellphone game that would required the whole CLDC+MIDP libraries
- Average ~250KB is enough



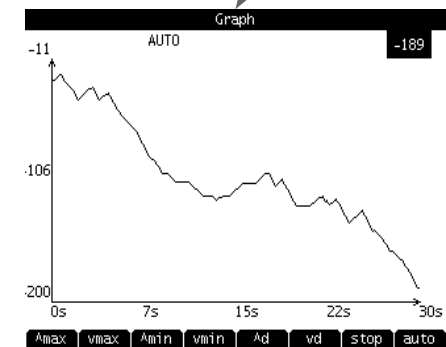
- **Keep high selling prices**
 - Add nice features to products using IST ready-to-use Java solutions
 - Use productive design processes and be first on the market

- **Cut Bill Of Material cost**
 - Access to Java benefits but do not increase the bill of material



High-End Example

Same solution inspired from cellphone technologies



Low-End Example

Minimum System Requirement (32-bit MCU)

.NET Micro Framework

256KB RAM / 512KB Flash

CPU Price ~ \$8.20

JVM

32KB RAM / 128KB Flash

CPU Price: ~ \$3.50

32-bit CPU Price difference is close to 5\$

- **Increase productivity**

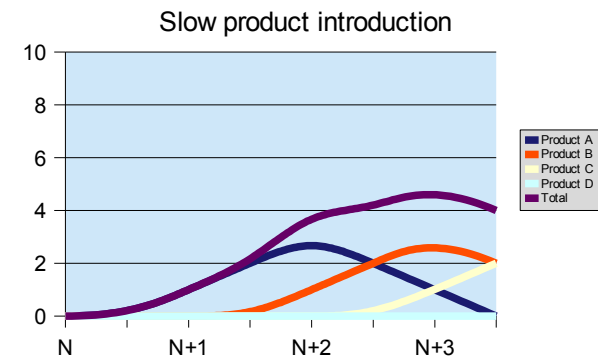
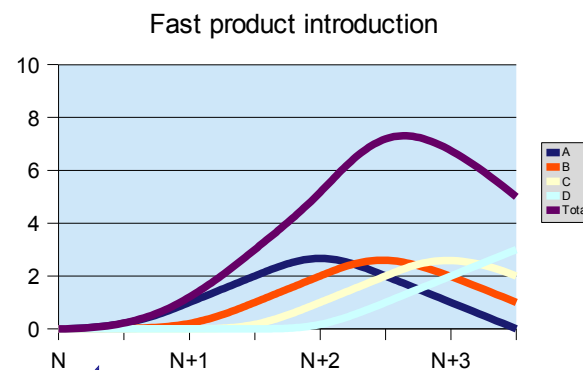
- Speed-up development
- Shorten prototyping, qualification and maintenance processes
- Design more products with less engineers
- Prefer productivity rather inefficient (offshore) contracting

“Java is 3x to 9x more productive compare to traditional design means”

“Java is 6x faster to find bugs in programs”

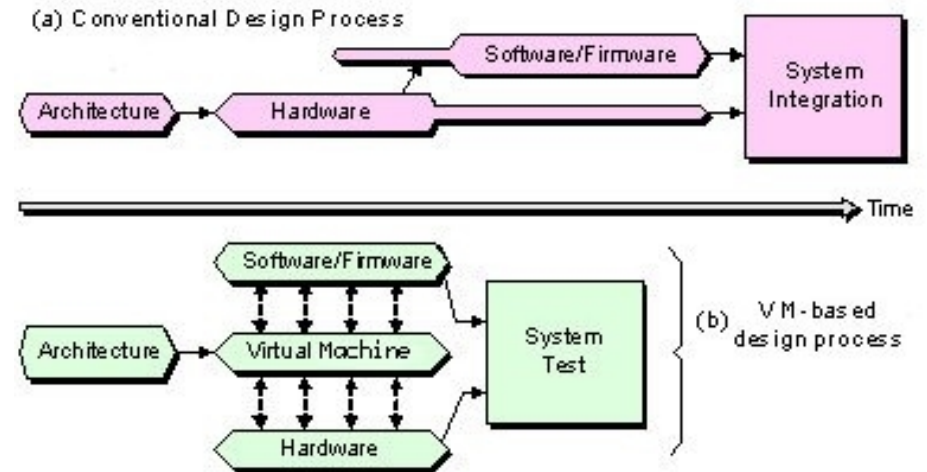
- **Productivity impact**

- Speed-up revenues
- Improve ROI



- **Split hardware and software processes**

- Remove software teams from project critical path
- Design one software program
- Use several hardware platforms

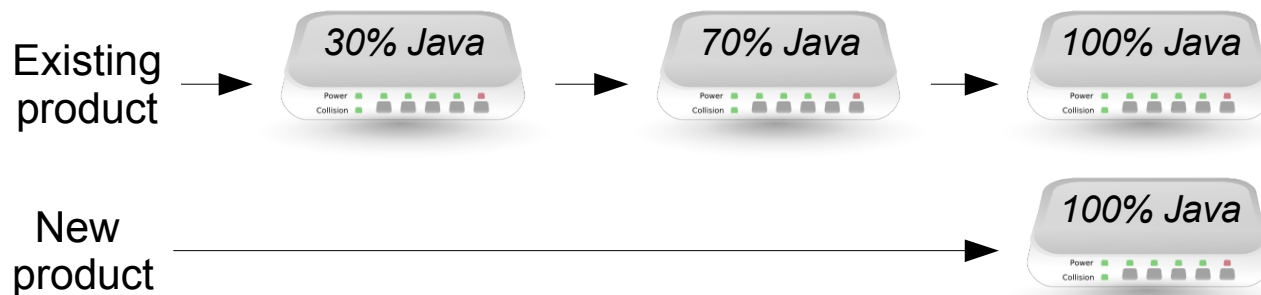


- **Cost reduction impacts**

- Reduce development time
- Capitalize on software investment and improves ROI
- Reduce impact on software due to hardware changes (for cost reduction, etc.)

- **No risk to migrate to Java**

- No hardware changes required to use embedded Java
- Reuse your legacy code when required



- **Java trends**

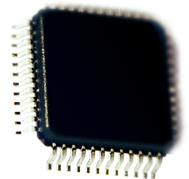
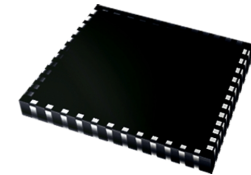
- Java become the preferred language
- Best engineers' choice

	2007	2008	tendance
C	61.0%	58.5%	-4%
C++	23.0%	27.0%	+17%
asm	6.0%	4.5%	-25%
Java	1.5%	2.6%	+75%
basic	1.0%	1.0%	0%
Matlab, UML	2.5%	1.5%	-40%

Types de langages dans l'embarqué et utilisation
(TechInsight 2008)

- **Multi-sourcing**

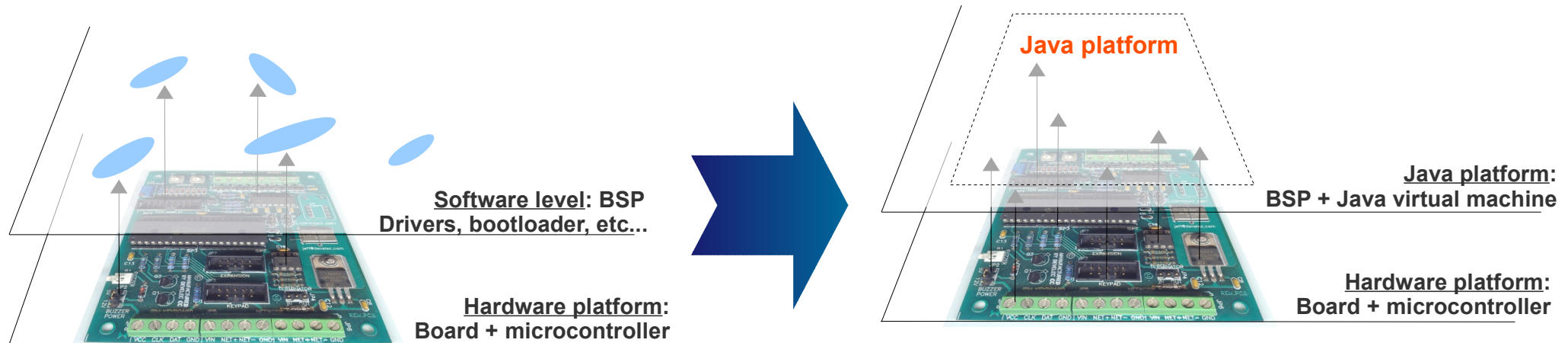
- Most devices have electronic parts multi-sourced
- Most the time microprocessors are *not* multi-sourced
- Java programs are binary portable across operating systems and microprocessors
- Java programs are independent from microprocessors



- **Semiconductor supplier management**

- Avoid procurement shortage
- Maintain pressure on suppliers



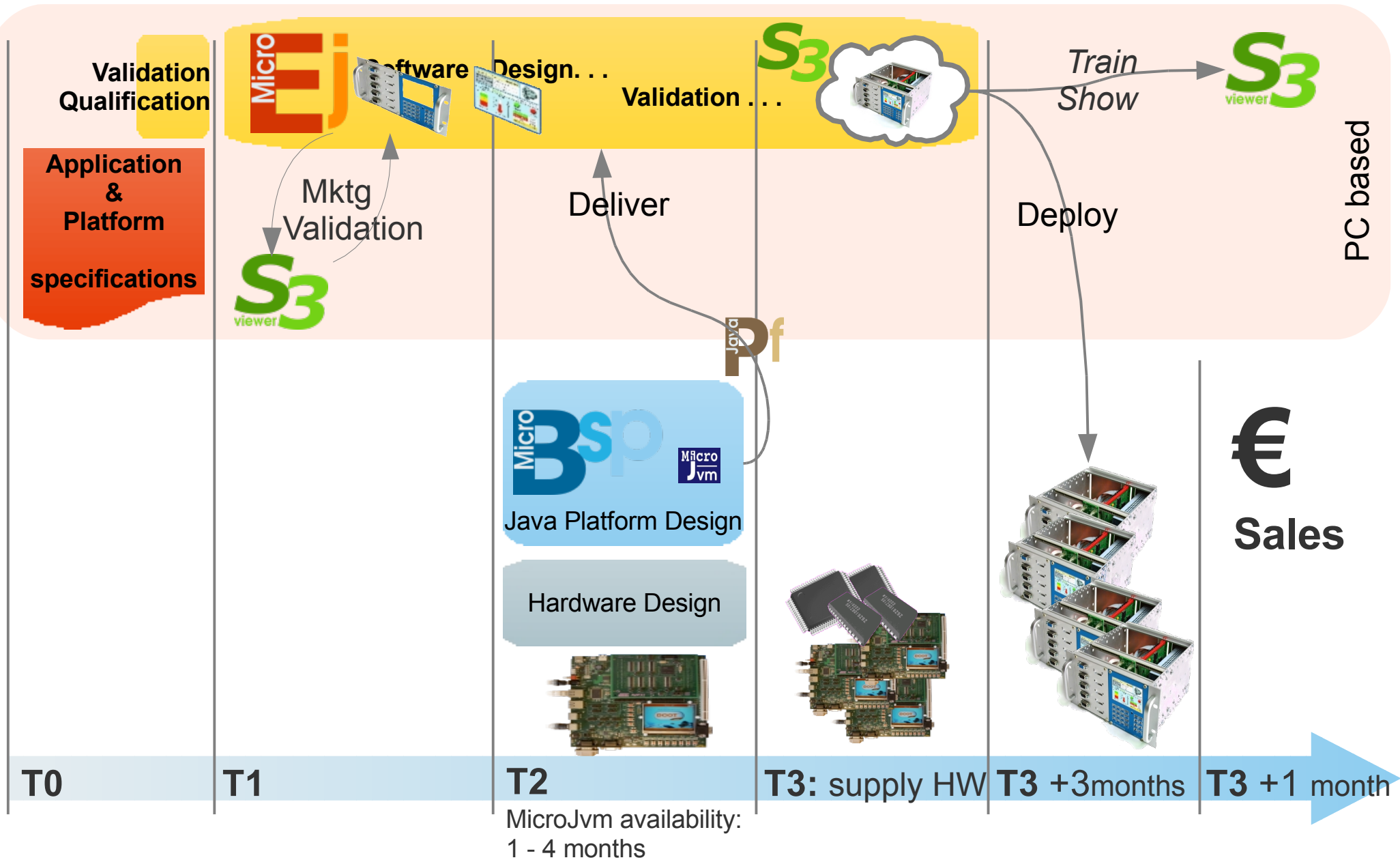


- **BSP gives partial hardware / OS abstraction**

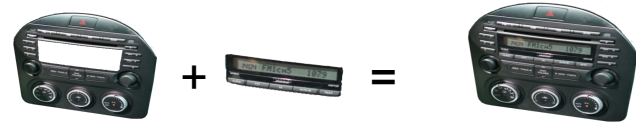
- Application binary program depends on hardware
- Run-time depends on hardware and compilers

- **Platform gives total hardware / OS abstraction**

- Independent programming environment (virtual processor)
- Independent runtime environment (memory management, runtime errors, etc.)



- **Ergonomics & Graphics: Duik**



- Design and test ergonomic configurations of Human Machine Interfaces, the device shape layout and its MVC-based software interface

- **Marketing, Pre-Sales and Sales: S3Viewer**

- Show, demonstrate and train without hardware.

- **Project Leaders, Managers and Financial : Code Coverage Analyzer**

- Qualification of both progress and quality of (software) delivering.

- **Board & Firmware engineers: MicroBSP**

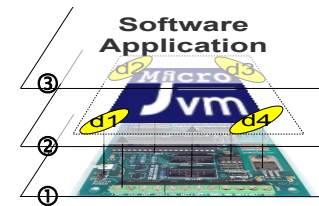
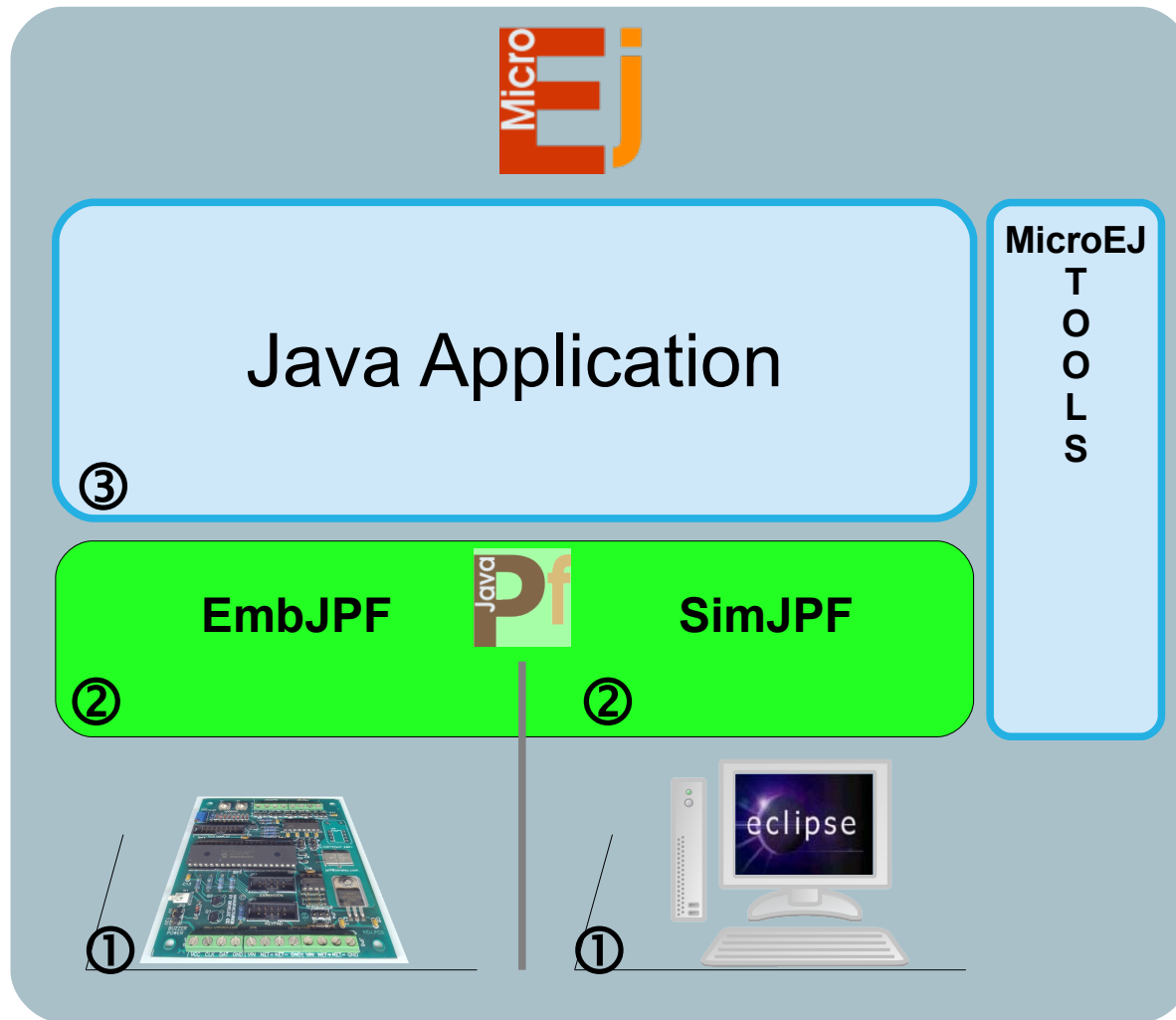
- Customize Java platforms for dedicated hardware configurations.

- **Application engineers: MicroEJ**

- Design, Write, Test, Debug, Qualify Java applications.



Software Engineers





- Spécifier, implémenter et tester des applications écrites en Java pour des plateformes Java, notamment en les simulant SimJPF



- Fabrication de plateformes à partir d'une base extensible pour des cartes électroniques spécifiques, ainsi que leur simulation sous MicroEJ

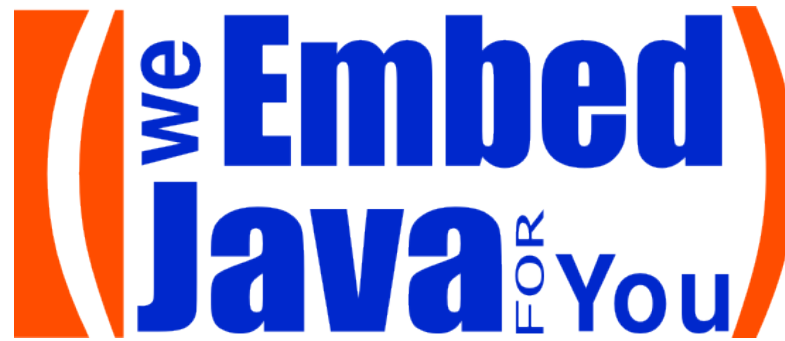


- Plateformes Java. Les JPF sont fabriquées en utilisant MicroBSP pour caractériser et étendre des MicroJvm souches  .



- Faire des démonstrations pour valider en avant vente les produits sans même attendre du matériel. eFormations.

Java embarqué



fred.rivard@is2t.com

www.is2t.com